



Contrôle Systèmes à microprocesseurs [A répondre sur le sujet]

Exercice 1 :

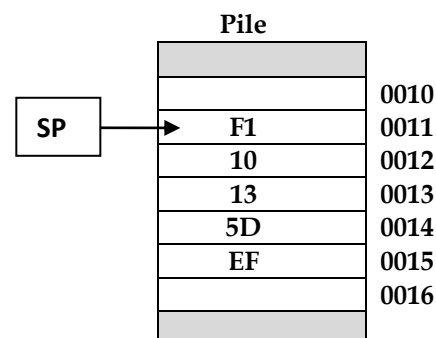
Soit le programme suivant. On vous demande de remplir le tableau en donnant les modes d'adressage, une description pour chaque instruction et le contenu des **registres**, cases **mémoires** et celles de la **pile** modifiées après exécution de l'instruction.

Instruction	Mode d'adressage	Description de l'opération réalisée	Contenu modifié (Mémoire, registres, pile, flags ...)
; \$0EA0 db \$AB ; \$0EA1 db \$BC ; \$0EA2 db \$CD ; \$0EA4 db \$DE			
SEI			
LDA A \$0EA1			
LDA B \$0EA2			
INC A			
SUB B #\$05			
LDX \$0EA3			
JSR \$00, X			
TAP			
CLI CLC CLV			
SWI			

Exercice 02 :

Ecrire un code qui permet de (En tenant compte du contenu de la pile et du registre **SP**) :

1. Lire la valeur **5D** de la pile et la mettre dans **B**.
2. Charger **A** par la valeur **F9**.
3. Empiler **F9** au sommet de la pile.
4. Additionner le contenu de **A** et de **B**.
5. Incrémenter **B**.
6. Transférer le contenu de **A** au **CCR**.
7. Ranger le contenu de **B** à l'adresse mémoire **0FFF**.
8. Arrêter l'exécution par interruption par interruption programme.



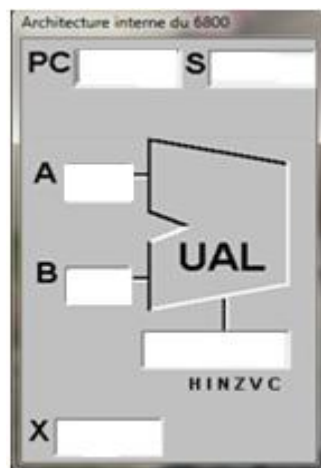
Ecrire votre programme ici (*Exercice2*)...

Exercice 03 :

Soit le programme suivant. On vous demande de remplir les **registres**, cases **mémoires** modifiées **après exécution du programme**.

```
; $0000 db $01
; $0001 db $02
```

```
LDX #$00D0
LDA A $00,X
LDA B $01,X
ABA
STA A $02,X
INX
CPX #$00D8
END
```



(Donner les valeurs des registres modifiées par le programme).

RAM

(Remplir les cases mémoires modifiées par le programme en spécifiant les adresses).

- Remplir le tableau suivant en donnant les résultats (**Valeurs finales**) obtenus après exécution du programme (Répondre directement sur les figures).

Un seul document est autorisé est le jeu d'instructions