

**Synthèse (Février 2011)**

**Questions de cours : (06 pts)**

**I /**

- Quels sont les différents registres du 6800 ?
- Donner le cycle d'exécution d'une instruction en illustrant avec un schéma.
- Citer **02** périphériques d'entrée, **02** de sortie et **02** bidirectionnels.
- Citer les différents modes de transferts d'entrée/sortie.

**II /** Donner le mode d'adressage dans chaque cas : **(03 pts)**

- ADD A # 17
- LDX # CD12
- LDA B A21F
- LDA B X, 07
- BRA étiquette
- ADD B # 00

**Exercice 2:** Soit le code Assembleur suivant **(06 pts)**

- Après exécution, que contient ?
  - Les accumulateurs **A, B**
  - Le registre **X**
  - Les cases mémoires **[0000]** et **[0012]**
- De quel mode d'adressage s'agit t'il à la ligne 6 ?
- Ajouter les instructions suivantes :  
**CLR 0000**  
**CLRA**
- Quel est l'effet de ces instructions ?
- Quel est le mode d'adressage dans les deux cas ?

```
LDX #0010
LDAA #25
STAA 0000
LDAA #15
STAA 0012
LDAB 02,X
END
```

**Exercice 03 :** **(05 pts)**

Réaliser un code qui permet de calculer les **20** premiers termes de la série de FIBONACCI rangés à partir de l'adresse **0040**.

**Remarque :** Dans la série de FIBONACCI, on définit :

$$U_{n+2} = U_{n+1} + U_n \quad \text{avec : } U_1=1 \text{ et } U_2=2 .$$